

# AFE4950 ウェアラブル光心拍モニタ / SpO<sub>2</sub> / 電子バイオセンシング向け、超小型、統合型 AFE

## 1 特長

- 最大 24 の PPG と 1 つの単極 ECG 信号の同時および同期取得をサポート
- 各相に 8 つの LED、4 つの PD を柔軟に割り当て
- ECG 信号チェーン:
  - 最大 2kHz の単極 ECG 信号取得
  - 第 3 の電極を駆動するための RLD 出力
  - 入力ノイズ: 0.7 μVrms
  - 最大 ±0.65V の差動 DC オフセットと ±0.55V の同相範囲をサポート
  - プログラム可能な INA ゲイン: 11, 21
  - 高速飽和回復機能を備えたハイパス・フィルタ
  - 300Hz のアンチエイリアス・ローパス・フィルタを内蔵
  - AC, DC リードオフ検出: 2.9nA ~ 92.5nA
  - 低消費電力の連続リードオン検出
- インピーダンス信号チェーン
  - 2 つの電極間のインピーダンスを低消費電力で連続的に監視
  - 7MΩ の範囲
  - 620kΩ で 300Ω のノイズ
- PPG トランスマッタ:
  - LED 電流を 25mA~250mA の範囲で 8 ビットでプログラム可能
  - 2 つの LED を並列に点灯するモード
  - SpO<sub>2</sub>、多波長 HRM 向けに共通アノード構成の 8 個の LED をサポート
- PPG レシーバ:
  - 2 つの並列レシーバ (2 組の TIA / フィルタ)
  - 各レシーバに対して 4 つの時分割フォトダイオード入力をサポート
  - 各 TIA 入力での 8 ビットの環境オフセット減算 (256μA レンジ)
  - 8 ビットの LED オフセット減算 DAC (64μA レンジ)
  - TIA 入力での自動環境キャンセルと動的 LED DC キャンセル
  - 約 100dB、最大 10Hz の環境除去率
  - 帯域幅をプログラム可能なノイズ・フィルタリング
  - トランスインピーダンス・ゲイン: 3.7kΩ ~ 1MΩ
- 正確な連続的心拍数モニタリング:
  - 16μA の PD 電流で最大 109dB のシステム SNR
  - ウェアラブル・デバイスでの低電流による連続的な動作 (標準値): LED 15μA、レシーバ 20μA
- 外部クロックおよび内部発振器モード
- システムのマスター・クロックと同期したデータ取得
- サンプル深度 256 の FIFO

- SPI、I<sub>2</sub>C インターフェイス: ピンで選択可能
- 2.6mm × 2.5mm DSBGA、0.4mm ピッチ
- 供給電圧: Rx: 1.7 ~ 1.9V (LDO バイパス)、1.9 ~ 3.6V (LDO 有効)、Tx: 3 ~ 5.5V、IO: 1.7 ~ RX\_SUP

## 2 アプリケーション

- ウェアラブル機器やヒアラブル機器用の光学式心拍数モニタリング (HRM)
- 高性能 ECG 信号取得
- 同期された PPG、ECG による血圧推定
- 心拍変動 (HRV)
- パルスオキシメトリ (SpO<sub>2</sub>) 測定

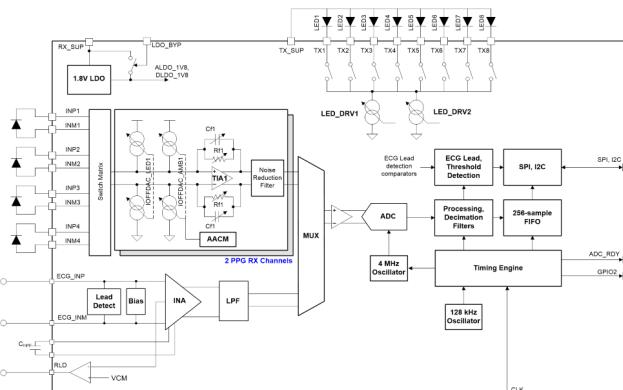
## 3 説明

AFE4950 デバイスは、ECG および PPG 信号の同期信号取得のためのアナログ・フロントエンド (AFE) です。このデバイスは、心拍モニタ (HRM) や末梢毛細血管酸素飽和度 (SpO<sub>2</sub>) のような光バイオセンシング・アプリケーションでも使用できます。この ECG シグナル・チェーンは、2 個または 3 個の電極を使用する構成をサポートしているほか、右脚駆動 (Right leg drive、RLD、人間の右足に取り付ける電極向け) バッファを内蔵しています。また、この ECG シグナル・チェーンは、2 個 1 組の電極の間のインピーダンスを、連続的に低消費電力で監視する目的でも使用できます。

### 製品情報

型番	パッケージ <sup>(1)</sup>	本体サイズ (公称)
AFE4950	DSBGA (36)	2.60mm × 2.50mm

- (1) 利用可能なすべてのパッケージについては、このデータシートの末尾にある注文情報を参照してください。



概略回路図



英語版の TI 製品についての情報を翻訳したこの資料は、製品の概要を確認する目的で便宜的に提供しているものです。該当する正式な英語版の最新情報は、必ず最新版の英語版をご参照ください。

## 4 Revision History

資料番号末尾の英字は改訂を表しています。その改訂履歴は英語版に準じています。

Changes from Revision A (July 2020) to Revision B (July 2021)	Page
---	------

- 「特長」一覧で AC、DC リードオフ検出の値を  $2.6nA \sim 85nA$  から  $2.9nA \sim 92.5nA$  に変更 ..... 1

Changes from Revision * (June 2020) to Revision A (July 2020)	Page
---	------

- データシートを次のように変更: 事前情報から量産データ ..... 1

## 5 Device and Documentation Support

### 5.1 ドキュメントの更新通知を受け取る方法

ドキュメントの更新についての通知を受け取るには、[ti.com](https://ti.com) のデバイス製品フォルダを開いてください。「更新の通知を受け取る」をクリックして登録すると、変更されたすべての製品情報に関するダイジェストを毎週受け取れます。変更の詳細については、修正されたドキュメントに含まれている改訂履歴をご覧ください。

### 5.2 サポート・リソース

[TI E2E™ サポート・フォーラム](#)は、エンジニアが検証済みの回答と設計に関するヒントをエキスパートから迅速かつ直接得ることができる場所です。既存の回答を検索したり、独自の質問をしたりすることで、設計で必要な支援を迅速に得ることができます。

リンクされているコンテンツは、該当する貢献者により、現状のまま提供されるものです。これらは TI の仕様を構成するものではなく、必ずしも TI の見解を反映したものではありません。[TI の使用条件](#)を参照してください。

### 5.3 Trademarks

[TI E2E™](#) is a trademark of Texas Instruments.

すべての商標は、それぞれの所有者に帰属します。

### 5.4 静電気放電に関する注意事項



この IC は、ESD によって破損する可能性があります。テキサス・インスツルメンツは、IC を取り扱う際には常に適切な注意を払うことをお勧めします。正しい ESD 対策をとらないと、デバイスを破損するおそれがあります。

ESD による破損は、わずかな性能低下からデバイスの完全な故障まで多岐にわたります。精密な IC の場合、パラメータがわずかに変化するだけで公表されている仕様から外れる可能性があるため、破損が発生しやすくなっています。

### 5.5 用語集

[TI 用語集](#) この用語集には、用語や略語の一覧および定義が記載されています。

### Mechanical, Packaging, and Orderable Information

The following pages include mechanical, packaging, and orderable information. This information is the most current data available for the designated devices. This data is subject to change without notice and revision of this document. For browser-based versions of this data sheet, refer to the left-hand navigation.

**PACKAGING INFORMATION**

Orderable part number	Status (1)	Material type (2)	Package   Pins	Package qty   Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
AFE4950YBGR	Active	Production	DSBGA (YBG)   36	3000   LARGE T&R	Yes	SNAGCU	Level-1-260C-UNLIM	-40 to 85	AFE4950
AFE4950YBGR.A	Active	Production	DSBGA (YBG)   36	3000   LARGE T&R	Yes	SNAGCU	Level-1-260C-UNLIM	-40 to 85	AFE4950
AFE4950YBGT	Active	Production	DSBGA (YBG)   36	250   SMALL T&R	Yes	SNAGCU	Level-1-260C-UNLIM	-40 to 85	AFE4950
AFE4950YBGT.A	Active	Production	DSBGA (YBG)   36	250   SMALL T&R	Yes	SNAGCU	Level-1-260C-UNLIM	-40 to 85	AFE4950

<sup>(1)</sup> **Status:** For more details on status, see our [product life cycle](#).

<sup>(2)</sup> **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

<sup>(3)</sup> **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

<sup>(4)</sup> **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

<sup>(5)</sup> **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

<sup>(6)</sup> **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

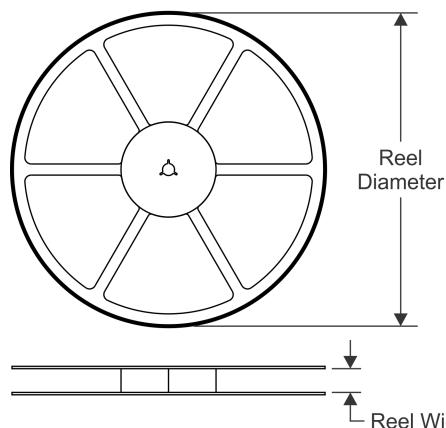
Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "~" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

**Important Information and Disclaimer:** The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

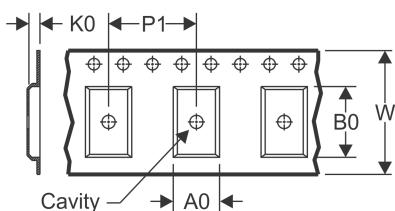
In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

## TAPE AND REEL INFORMATION

### REEL DIMENSIONS

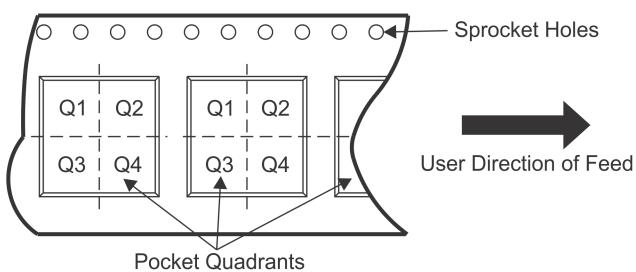


### TAPE DIMENSIONS



A0	Dimension designed to accommodate the component width
B0	Dimension designed to accommodate the component length
K0	Dimension designed to accommodate the component thickness
W	Overall width of the carrier tape
P1	Pitch between successive cavity centers

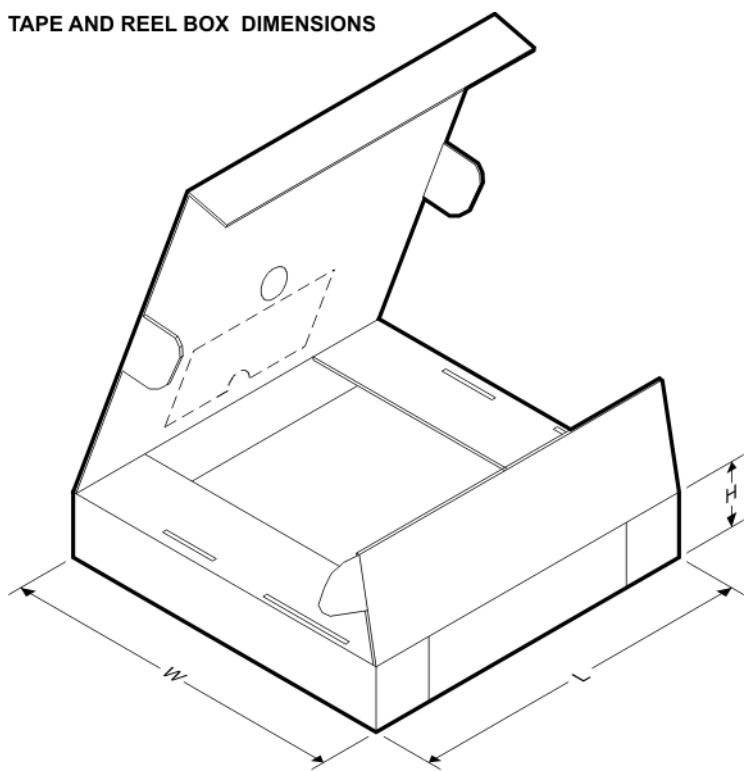
### QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE



\*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
AFE4950YBGR	DSBGA	YBG	36	3000	330.0	12.4	2.64	2.8	0.74	8.0	12.0	Q1
AFE4950YBGT	DSBGA	YBG	36	250	330.0	12.4	2.64	2.8	0.74	8.0	12.0	Q1

## TAPE AND REEL BOX DIMENSIONS

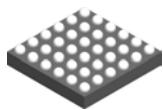


\*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
AFE4950YBGR	DSBGA	YBG	36	3000	345.0	365.0	55.0
AFE4950YBGT	DSBGA	YBG	36	250	345.0	365.0	55.0

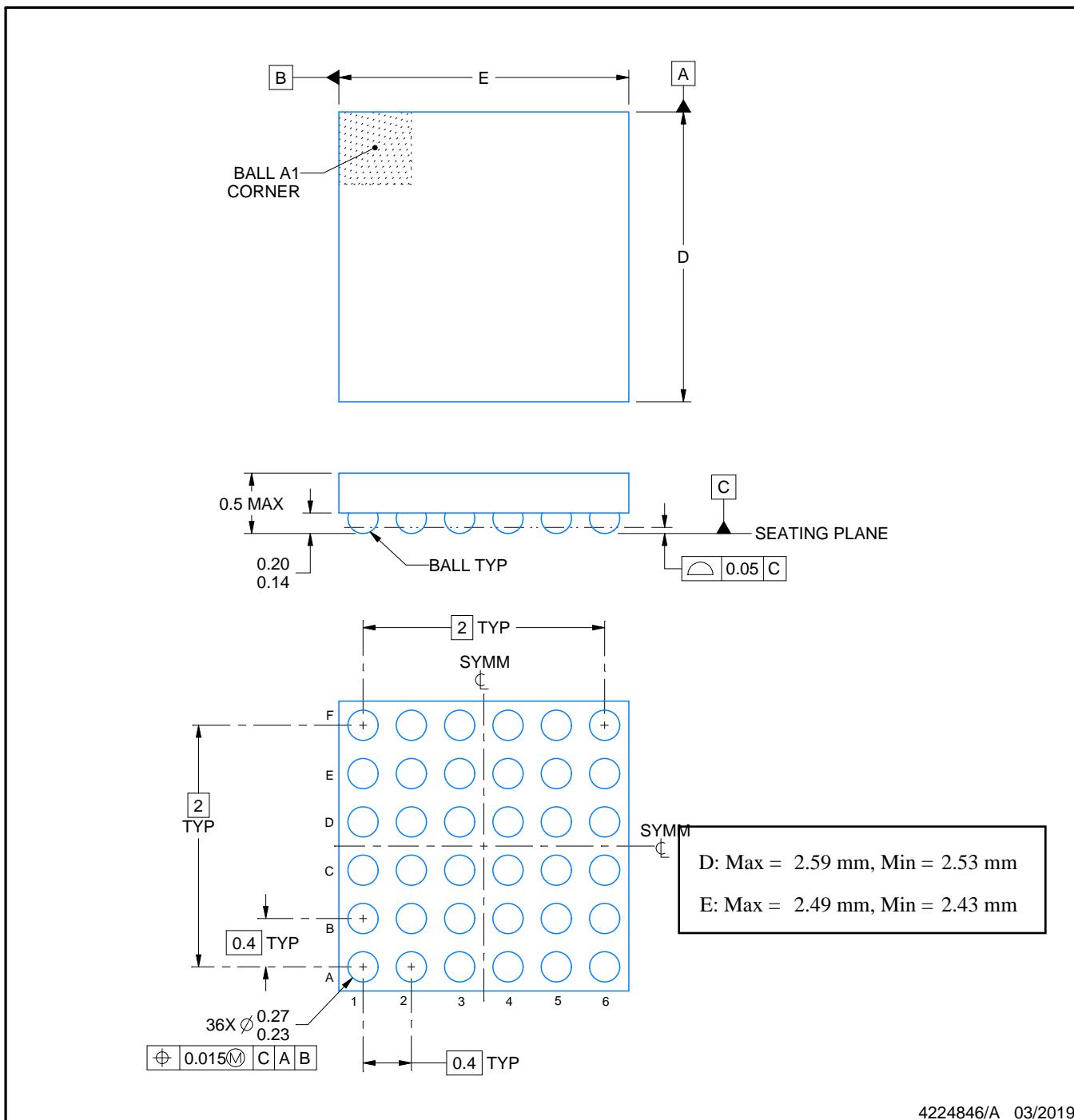
# PACKAGE OUTLINE

**YBG0036**



**DSBGA - 0.5 mm max height**

DIE SIZE BALL GRID ARRAY



4224846/A 03/2019

## NOTES:

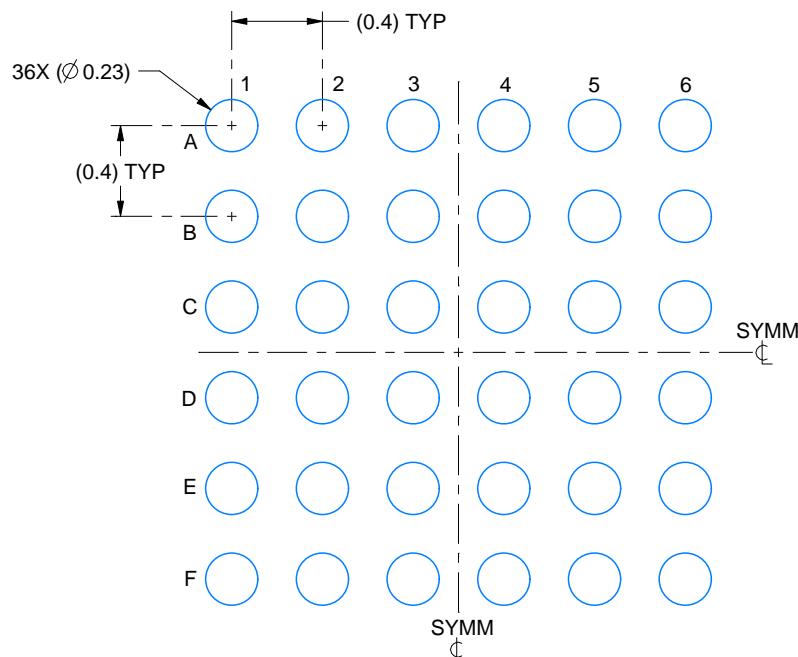
- All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
- This drawing is subject to change without notice.

# EXAMPLE BOARD LAYOUT

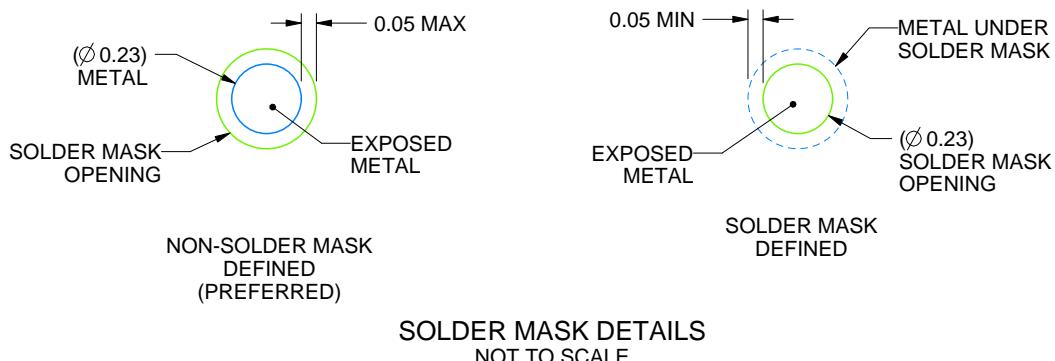
YBG0036

DSBGA - 0.5 mm max height

DIE SIZE BALL GRID ARRAY



LAND PATTERN EXAMPLE  
EXPOSED METAL SHOWN  
SCALE: 30X



4224846/A 03/2019

NOTES: (continued)

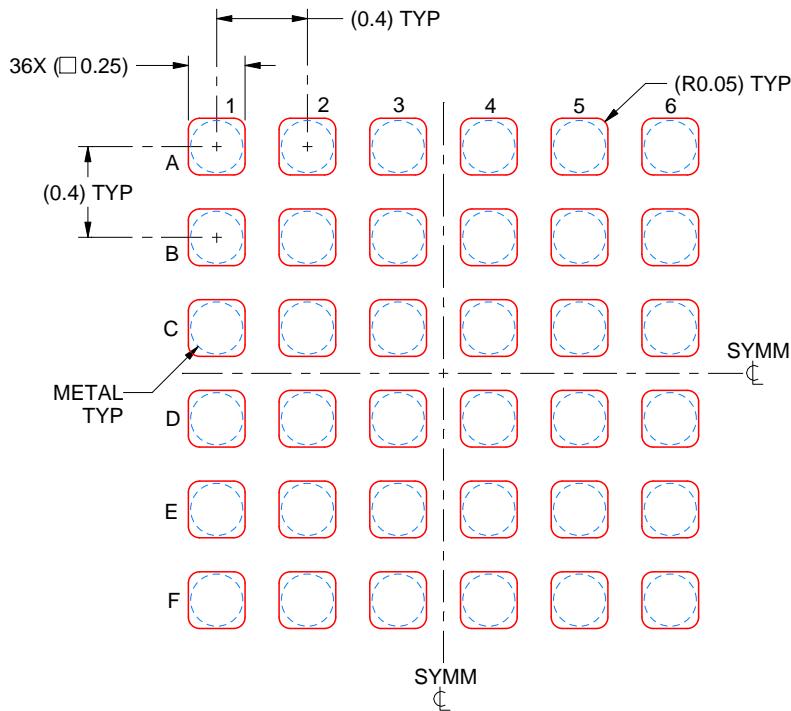
- Final dimensions may vary due to manufacturing tolerance considerations and also routing constraints.  
See Texas Instruments Literature No. SNVA009 ([www.ti.com/lit/snva009](http://www.ti.com/lit/snva009)).

# EXAMPLE STENCIL DESIGN

**YBG0036**

**DSBGA - 0.5 mm max height**

DIE SIZE BALL GRID ARRAY



SOLDER PASTE EXAMPLE  
BASED ON 0.1 mm THICK STENCIL  
SCALE: 30X

4224846/A 03/2019

NOTES: (continued)

4. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release.

## 重要なお知らせと免責事項

TIは、技術データと信頼性データ(データシートを含みます)、設計リソース(リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の默示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または默示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したもので、(1)お客様のアプリケーションに適した TI 製品の選定、(2)お客様のアプリケーションの設計、検証、試験、(3)お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとします。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2025, Texas Instruments Incorporated

最終更新日：2025 年 10 月