参考文献

Application Brief

AFE77xxD BSDL 指南

指南

1. RESETZ：上电时从 VSS 到 IOVDD 的脉冲持续时间大于 100ns。
   a. 如果 RESETZ 在上电时连接到 IOVDD，则器件会进入未知状态并且 IO 焊盘的方向未知。
   b. 要将器件调到已知状态，需要将 RESETZ 从 VSS 推至 IOVDD。
2. BIST1 和 BIST0 两个引脚决定了工作模式。对于 BSR 模式：
   a. BISTB1：将连接高电平。
   b. BISTB0：将连接低电平。
3. 其中一些 IO 未引出，但具有 BSR 单元。
   a. 这些引脚被称为连接引脚，并与一些电源焊盘（如 VDDA）相关联。
   b. 无需对这些引脚执行任何操作。
4. 所有指令的 IR 宽度均为 8 位。
5. 指令操作码如下所示：
   a. SAMPLE：0x02
   b. EXTEST：0x00
   c. BYPASS：0xFF
   d. IDCODE：0x01
6. 器件的 IDCODE 的 32 位 DR 值如下所示：
   a. 制造商编号：11 位：0x451
   b. PART_NUMBER：16 位：0x0078
   c. VERSION_NUMBER：4 位：0x0
   d. IDCODE：32 位：0x000788A3
7. 表 1 总结了使用 BIST 输入的器件的工作模式

表 1. 器件工作模式

BIST1	BIST0	模式	BSCAN
0V	0V	功能	否
0V	1.8V	功能	否
1.8V	**0V**	**BSCAN**	**是**
1.8V	1.8V	INVALID	否

商标

所有商标均为其各自所有者的财产。

English Document: SBAA656
Copyright © 2024 Texas Instruments Incorporated

重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做出任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 TI 的销售条款或 ti.com 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265
Copyright © 2024，德州仪器 (TI) 公司