

TPS6288x-Q1 具有 I²C 接口的 2.7V 至 6V 输入、12A、20A、24A 和 30A 汽车级快速瞬态可堆叠双相降压转换器

1 特性

- 符合面向汽车应用的 AEC-Q100 标准
 - 温度等级 1：-40°C 至 125°C T_A
 - 40°C 至 150°C 的结温范围
- 功能安全合规型
 - 专为功能安全应用开发
 - 计划提供有助于功能安全系统设计满足 ISO26262 ASIL D 要求的文档
- 输入电压范围：2.7V 至 6V
- 适用于 AVS/DVS 的可选输出电压范围
 - 3 个范围；输出电压为 0.4V 至 1.2V
- 输出电压精度：±0.5%
- 7mΩ 和 4.5mΩ 内部功率 MOSFET
- 外部补偿
- 开关频率选项：1.5MHz、2.25MHz、2.5MHz 或 3MHz
- 强制 PWM 或省电模式运行
- 具有 CRC 功能的 3.4MHz I²C 兼容接口
- 输出电压由 I²C i/f 或 VSELx 引脚选择
- 可选堆叠运行
- 差分遥感
- 输入和输出过压保护
- 热预警和热关断
- 输出放电
- 可选展频时钟
- 具有窗口比较器和可调阈值的电源正常输出

2 应用

- ADAS 摄像头、ADAS 传感器融合
- 环视 ECU
- 混合和可重新配置仪表组
- 音响主机、远程信息处理控制单元

3 说明

TPS62880-Q1、TPS62881-Q1、TPS62882-Q1 和 TPS62883-Q1 是引脚对引脚 12A、20A、24A 和 30A 同步双相直流/直流降压转换器系列。TPS6288x-Q1 实现了增强型 DCS-Control 方案，该方案将快速瞬态响应与固定频率运行相结合。双相运行不仅可降低输入和输出电压纹波，还支持每个相位使用更小的电感器。这些器件在中高负载条件下以脉宽调制 (PWM) 模式运行，并在轻负载时自动进入不连续导通模式运行，从而在整个负载电流范围内保持高效率。这些器件还可强制进入 PWM 模式运行，实现最小的输出电压纹波。这些器件在建议的输入电压和温度范围内提供 0.5% 的直流输出电压精度。差分遥感可直接在负载处实现精确的电

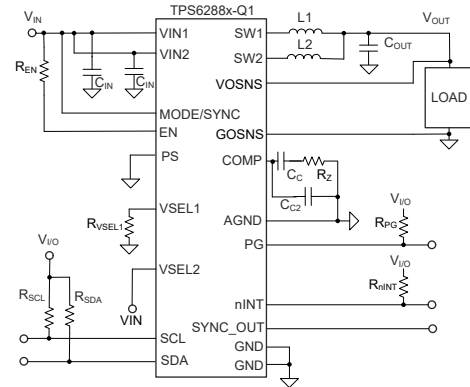
压控制。只要电源电压高于 UVLO 阈值，兼容 I²C 的接口就可正常工作。该接口提供多种控制、监测和警告功能，例如电压监测和温度警告。动态电压调节让负载功耗可以根据应用的性能需求进行调整。默认启动电压可通过 VSELx 引脚进行选择。开关频率在出厂时已编程为 2.25MHz，并提供了 1.5MHz、2.5MHz 或 3MHz 选项。TPS6288x-Q1 可与外部时钟同步。通过堆叠，最多可并联运行 5 个器件，从而支持高达 150A 的总输出电流。PS 引脚与 SYNC_OUT 引脚一起将器件定义为主器件或辅助器件。辅助器件的相移由 VSEL1 和 VSEL2 引脚定义为 30°、60°、90° 或 120°。请参阅 [器件选项](#) 表以了解详细信息。

器件信息

器件型号 ⁽²⁾	电流等级	封装尺寸 (标称值)
TPS62880-Q1 ⁽¹⁾	12A	4mm × 5mm
TPS62881-Q1 ⁽¹⁾	20A	
TPS62882-Q1 ⁽¹⁾	24A	
TPS62883-Q1	30A	

(1) 预发布信息 (非预告信息)。

(2) 请参阅 [器件选项](#) 表。



简化版原理图



内容

1 特性.....	1	5.3 商标.....	4
2 应用.....	1	5.4 静电放电警告.....	4
3 说明.....	1	5.5 术语表.....	4
4 器件选项.....	3	6 修订历史记录.....	4
5 器件和文档支持.....	4	7 机械、封装和可订购信息.....	5
5.1 接收文档更新通知.....	4	7.1 卷带包装信息.....	5
5.2 支持资源.....	4	7.2 机械数据.....	7

ADVANCE INFORMATION

4 器件选项

器件型号	输出电流	主器件的启动电压和 I ² C 器件地址	辅助器件的 I ² C 器件地址/相移	软启动时间/默认开关频率和其他配置设置
TPS62880QFWRADRQ1 ⁽¹⁾	12A	Vo1 = 0.850V ; I2C1 = 0x38 Vo2 = 0.750V ; I2C2 = 0x39 Vo3 = 0.875V ; I2C3 = 0x3A Vo4 = 0.800V ; I2C4 = 0x3B	I2C1 = 0x3C/30° I2C2 = 0x3D/60° I2C3 = 0x3E/90° I2C4 = 0x3F/120°	td(Ramp) = 1ms f _{SW} = 2.25MHz SOFT_STOP_EN = 1 DROOPEN = 1 PGTH = ±5%
TPS62881QFWRADRQ1 ⁽¹⁾	20A	Vo1 = 0.850V ; I2C1 = 0x38 Vo2 = 0.750V ; I2C2 = 0x39 Vo3 = 0.875V ; I2C3 = 0x3A Vo4 = 0.800V ; I2C4 = 0x3B	I2C1 = 0x3C/30° I2C2 = 0x3D/60° I2C3 = 0x3E/90° I2C4 = 0x3F/120°	td(Ramp) = 1ms f _{SW} = 2.25MHz SOFT_STOP_EN = 1 DROOPEN = 1 PGTH = ±5%
TPS62882QFWRADRQ1 ⁽¹⁾	24A	Vo1 = 0.850V ; I2C1 = 0x38 Vo2 = 0.750V ; I2C2 = 0x39 Vo3 = 0.875V ; I2C3 = 0x3A Vo4 = 0.800V ; I2C4 = 0x3B	I2C1 = 0x3C/30° I2C2 = 0x3D/60° I2C3 = 0x3E/90° I2C4 = 0x3F/120°	td(Ramp) = 1ms f _{SW} = 2.25MHz SOFT_STOP_EN = 1 DROOPEN = 1 PGTH = ±5%
TPS62883QFWRADRQ1	30A	Vo1 = 0.850V ; I2C1 = 0x38 Vo2 = 0.750V ; I2C2 = 0x39 Vo3 = 0.875V ; I2C3 = 0x3A Vo4 = 0.800V ; I2C4 = 0x3B	I2C1 = 0x3C/30° I2C2 = 0x3D/60° I2C3 = 0x3E/90° I2C4 = 0x3F/120°	td(Ramp) = 1ms f _{SW} = 2.25MHz SOFT_STOP_EN = 1 DROOPEN = 1 PGTH = ±5%

(1) 预发布信息 (非预告信息)

5 器件和文档支持

5.1 接收文档更新通知

要接收文档更新通知，请导航至 ti.com 上的器件产品文件夹。点击 [通知](#) 进行注册，即可每周接收产品信息更改摘要。有关更改的详细信息，请查看任何已修订文档中包含的修订历史记录。

5.2 支持资源

[TI E2E™ 中文支持论坛](#) 是工程师的重要参考资料，可直接从专家处获得快速、经过验证的解答和设计帮助。搜索现有解答或提出自己的问题，获得所需的快速设计帮助。

链接的内容由各个贡献者“按原样”提供。这些内容并不构成 TI 技术规范，并且不一定反映 TI 的观点；请参阅 TI 的 [使用条款](#)。

5.3 商标

TI E2E™ is a trademark of Texas Instruments.

所有商标均为其各自所有者的财产。

5.4 静电放电警告



静电放电 (ESD) 会损坏这个集成电路。德州仪器 (TI) 建议通过适当的预防措施处理所有集成电路。如果不遵守正确的处理和安装程序，可能会损坏集成电路。

ESD 的损坏小至导致微小的性能降级，大至整个器件故障。精密的集成电路可能更容易受到损坏，这是因为非常细微的参数更改都可能会导致器件与其发布的规格不相符。

5.5 术语表

[TI 术语表](#) 本术语表列出并解释了术语、首字母缩略词和定义。

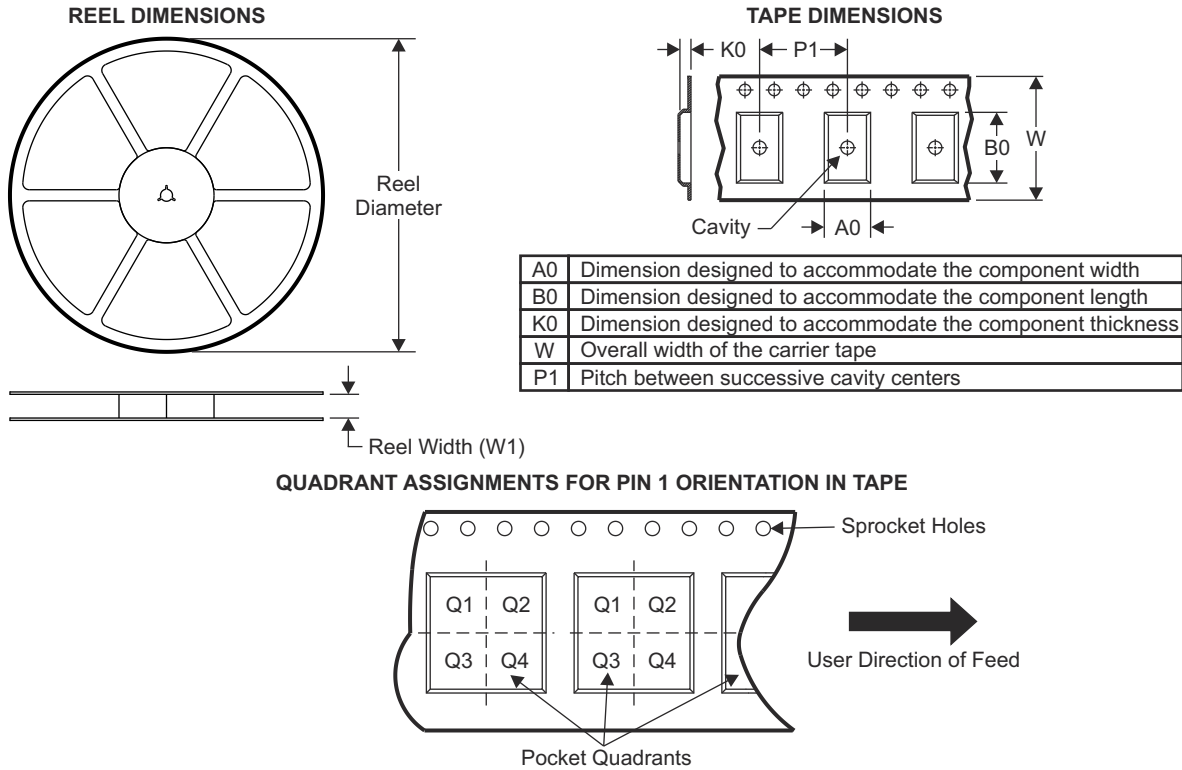
6 修订历史记录

日期	修订版本	注释
October 2024	*	初始发行版。

7 机械、封装和可订购信息

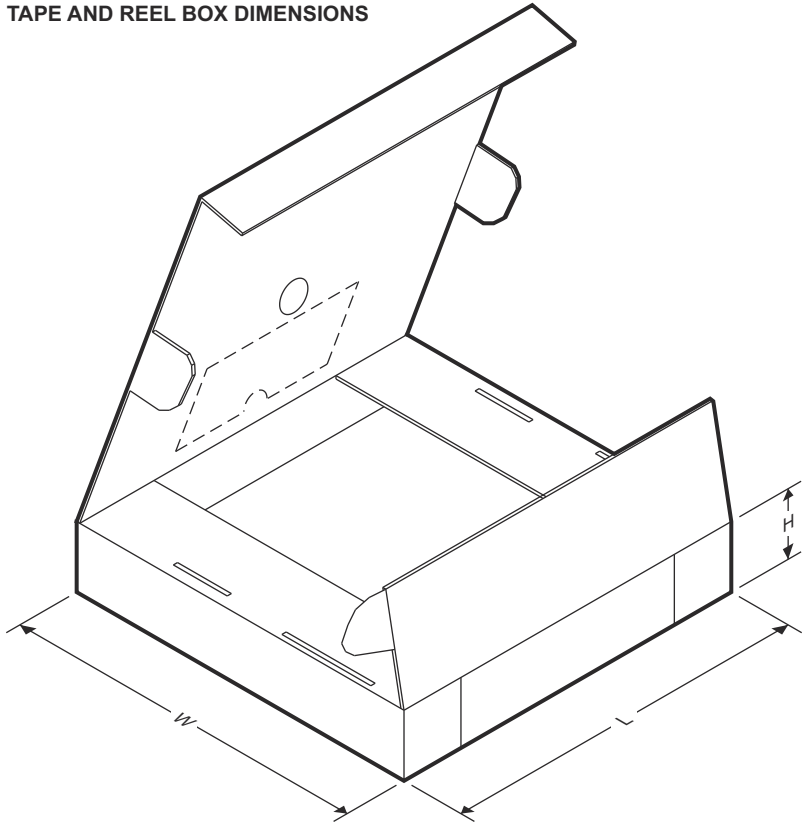
以下页面包含机械、封装和可订购信息。这些信息是指定器件可用的最新数据。数据如有变更，恕不另行通知，且不会对此文档进行修订。有关此数据表的浏览器版本，请查阅左侧的导航栏。

7.1 卷带包装信息



器件	封装类型	封装图	引脚	SPQ	卷带直径 (mm)	卷带宽度 W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 象限
TPS62883QFWRADQ1	VQFN-HR	RAD	25	3000	330.0	12.4	4.3	5.3	1.3	8.0	12	Q1

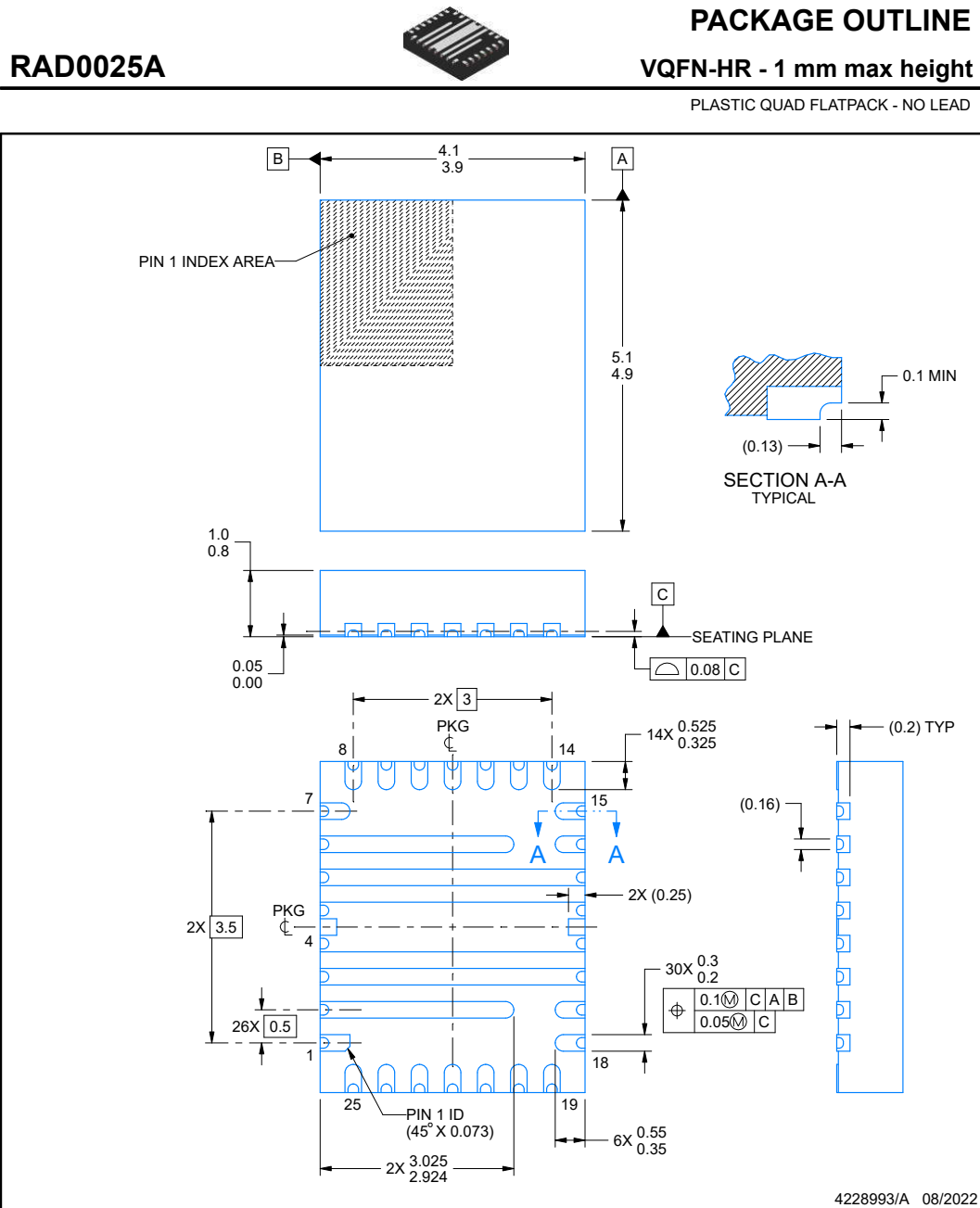
TAPE AND REEL BOX DIMENSIONS



器件	封装类型	封装图	引脚	SPQ	长度 (mm)	宽度 (mm)	高度 (mm)
TPS62883QFWRADRQ1	VQFN-HR	RAD	25	3000	367	367	35

ADVANCE INFORMATION

7.2 机械数据



NOTES:

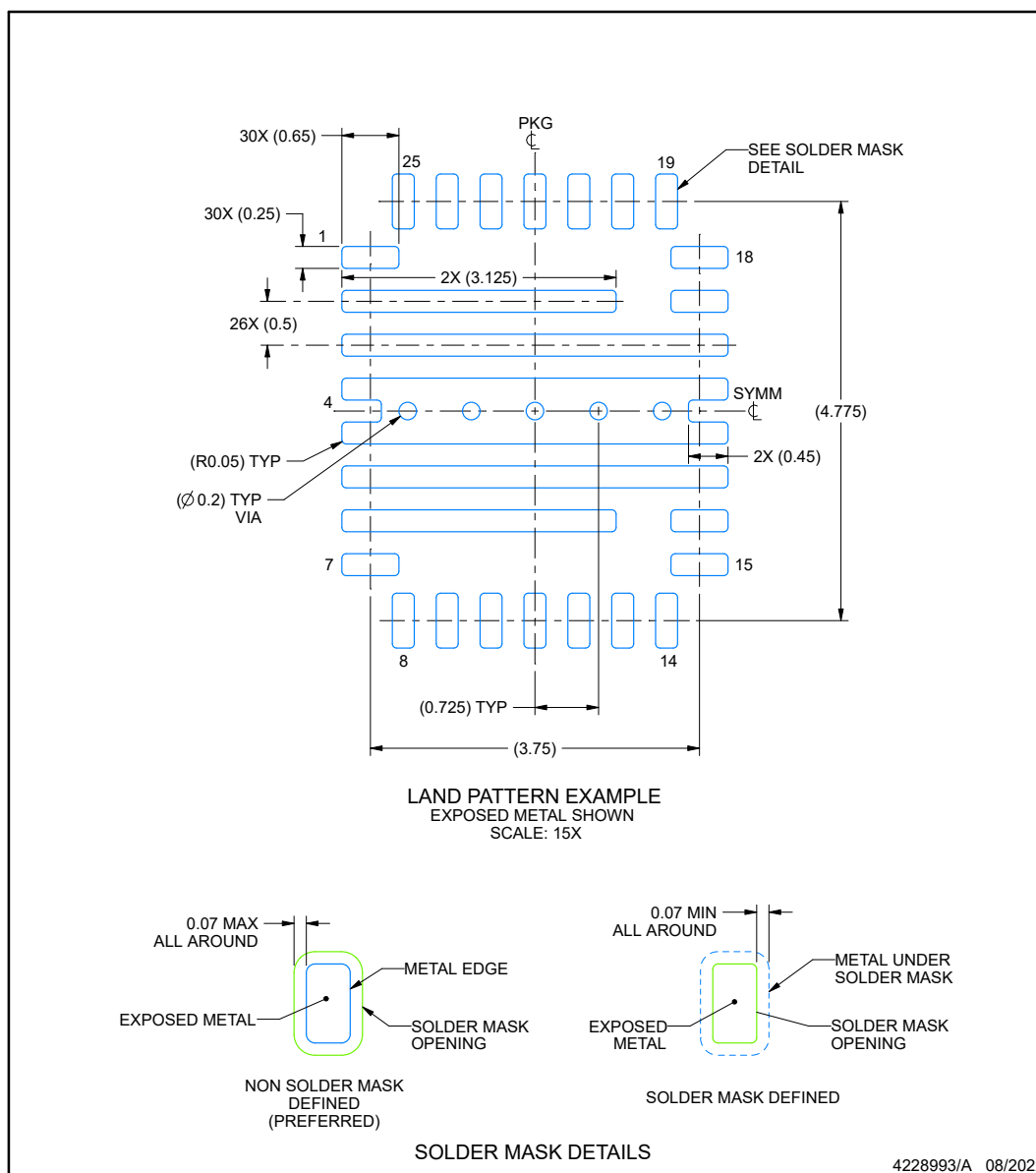
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. The package thermal pad must be soldered to the printed circuit board for thermal and mechanical performance.

EXAMPLE BOARD LAYOUT

RAD0025A

VQFN-HR - 1 mm max height

PLASTIC QUAD FLATPACK - NO LEAD



NOTES: (continued)

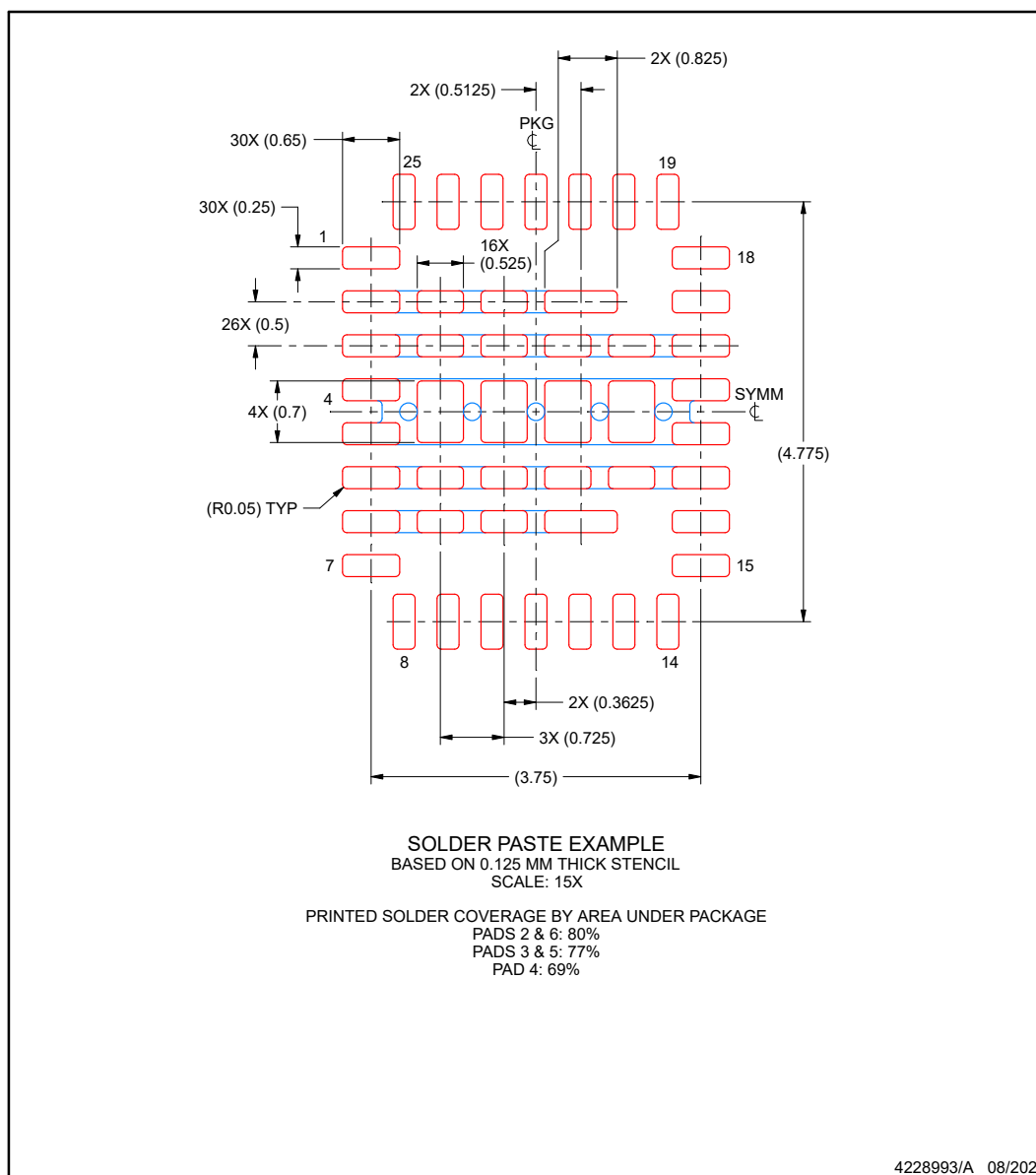
- This package is designed to be soldered to a thermal pad on the board. For more information, see Texas Instruments literature number SLUA271 (www.ti.com/lit/sluea271).
- Vias are optional depending on application, refer to device data sheet. If any vias are implemented, refer to their locations shown on this view. It is recommended that vias under paste be filled, plugged or tented.

EXAMPLE STENCIL DESIGN

RAD0025A

VQFN-HR - 1 mm max height

PLASTIC QUAD FLATPACK - NO LEAD



NOTES: (continued)

6. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
XTPS62883QFWRADRQ1	Active	Preproduction	VQFN-HR (RAD) 25	3000 LARGE T&R	-	Call TI	Call TI	-40 to 125	
XTPS62883QFWRADRQ1.A	Active	Preproduction	VQFN-HR (RAD) 25	3000 LARGE T&R	-	Call TI	Call TI	-40 to 125	

⁽¹⁾ **Status:** For more details on status, see our [product life cycle](#).

⁽²⁾ **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

⁽³⁾ **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

⁽⁴⁾ **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

⁽⁵⁾ **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

⁽⁶⁾ **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "~" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer:The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

重要通知和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的相关应用。严禁以其他方式对这些资源进行复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265
版权所有 © 2025，德州仪器 (TI) 公司