

# DRV3245Q-Q1 具有高性能检测、保护和诊断功能的三相汽车栅极驱动器单元 (GDU)

## 1 特性

- 符合面向汽车应用的 AEC-Q100 标准：
  - 器件温度等级 1：
    - 40°C 至 +125°C,  $T_A$
- 功能安全合规型
  - 专为功能安全应用开发
  - 提供了文档以协助确保 ISO 26262 系统设计符合 ASIL D 要求
  - 系统可满足 ASIL D 级要求
- 4.5V 至 45V 工作电压范围
- 可编程峰值栅极驱动电流高达 1A
- 支持 100% 占空比的电荷泵栅极驱动器
- 分流放大器和相位比较器
  - A/C 器件：3 个分流放大器<sup>(1)</sup>和三相比较器，具有状态，通过 SPI<sup>1</sup>
  - B 器件：2 个分流放大器和三相比较器，具有实时监控器，通过数字引脚
  - S 器件：3 个分流放大器
- 高达 20 kHz 的 3 PWM 或 6 PWM 输入控制
- 能够进行单 PWM 模式换向
- 支持 3.3V 和 5V 数字接口
- 串行外设接口 (SPI)
- 耐热增强型 48 引脚 HTQFP 封装
- 保护特性：
  - 内部稳压器、电池电压监控器
  - SPI CRC
  - 时钟监控器
  - 模拟内置自检
  - 可编程的死区时间控制
  - MOSFET 击穿保护
  - MOSFET  $V_{DS}$  过流监视器
  - 栅源电压实时监控器
  - 过热警告和关断

## 2 应用

- 12V 汽车电机控制应用
  - 电动助力转向 (EPS、EHPS)
  - 电气制动和制动辅助
  - 变速器和泵

## 3 说明

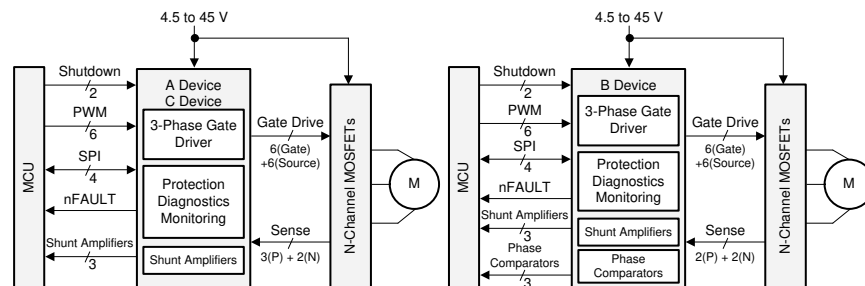
DRV3245Q-Q1 器件是一款适用于三相电机驱动应用的 FET 栅极驱动器 IC，并根据 ISO 26262 针对功能安全应用的相关要求进行设计。该器件具有三个半桥驱动器，每个驱动器都能够驱动高侧和低侧 N 沟道 MOSFET，同时还具有先进的 FET 保护和监控功能。电荷泵驱动器可在冷启动运行期间实现 100% 占空比并支持低电池电压。凭借所集成的电流检测放大器、相位比较器和基于 SPI 的配置以及外设，该系列驱动器省去了大多数外部和无源器件，从而减少了所需物料并减小了印刷电路板 (PCB) 空间。

DRV3245Q-Q1 器件还为内部时钟集成了诊断和保护功能，并可提供常用系统诊断检查支持，二者皆可进行实例化并通过 SPI 进行报告。这种集成功能的灵活性使该器件能够无缝集成到各种安全架构中。

### 封装信息

| 器件型号 <sup>(1)</sup> | 封装              | 封装尺寸 (标称值)      |
|---------------------|-----------------|-----------------|
| DRV3245Q-Q1         | PHP (HTQFP, 48) | 7.00mm x 7.00mm |

(1) 如需了解所有可用封装，请参阅数据表末尾的可订购产品附录。



简化版原理图

<sup>1</sup> C 器件：低温漂精密放大器



内容

|                  |          |                      |          |
|------------------|----------|----------------------|----------|
| <b>1 特性</b>      | <b>1</b> | <b>4.5 商标</b>        | <b>3</b> |
| <b>2 应用</b>      | <b>1</b> | <b>4.6 静电放电警告</b>    | <b>3</b> |
| <b>3 说明</b>      | <b>1</b> | <b>4.7 术语表</b>       | <b>4</b> |
| <b>4 器件和文档支持</b> | <b>3</b> | <b>5 修订历史记录</b>      | <b>4</b> |
| 4.1 器件支持         | 3        | <b>6 机械、封装和可订购信息</b> | <b>4</b> |
| 4.2 文档支持         | 3        | 6.1 封装选项附录           | 5        |
| 4.3 接收文档更新通知     | 3        | 6.2 卷带包装信息           | 6        |
| 4.4 支持资源         | 3        | 6.3 机械数据             | 8        |

## 4 器件和文档支持

### 4.1 器件支持

#### 4.1.1 器件命名规则

图 4-1 显示了 DRV3245Q-Q1 器件的完整可订购器件名称的解读图例

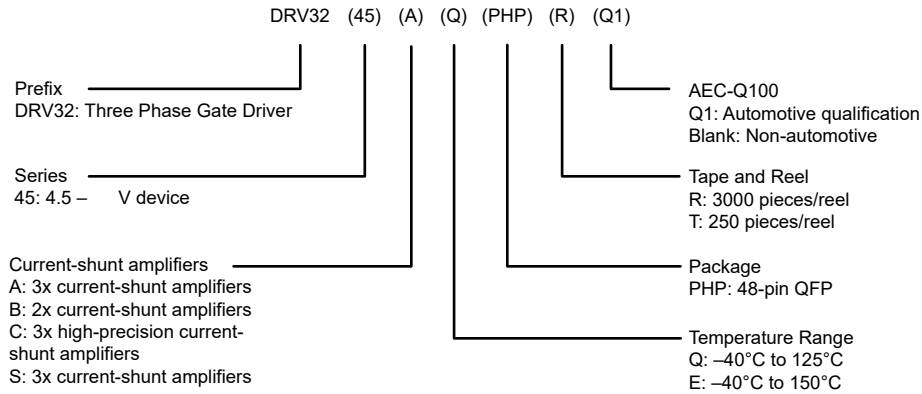


图 4-1. 器件命名规则

### 4.2 文档支持

#### 4.2.1 相关文档

请参阅以下相关文档：

- 德州仪器 (TI), [PowerPAD™ 集成电路封装热增强型封装 应用报告](#)
- 德州仪器 (TI), [PowerPAD™ 集成电路封装速成 应用报告](#)
- 德州仪器 (TI), [采用 MSP430™ 微控制器的有传感器三相 BLDC 电机控制 应用报告](#)
- 德州仪器 (TI), [了解 TI 电机栅极驱动器中的 IDRIVE 和 TDRIVE 应用报告](#)

### 4.3 接收文档更新通知

要接收文档更新通知，请导航至 [ti.com](http://ti.com) 上的器件产品文件夹。点击 [通知](#) 进行注册，即可每周接收产品信息更改摘要。有关更改的详细信息，请查看任何已修订文档中包含的修订历史记录。

### 4.4 支持资源

[TI E2E™ 中文支持论坛](#) 是工程师的重要参考资料，可直接从专家处获得快速、经过验证的解答和设计帮助。搜索现有解答或提出自己的问题，获得所需的快速设计帮助。

链接的内容由各个贡献者“按原样”提供。这些内容并不构成 TI 技术规范，并且不一定反映 TI 的观点；请参阅 TI 的 [使用条款](#)。

### 4.5 商标

TI E2E™ is a trademark of Texas Instruments.

所有商标均为其各自所有者的财产。

### 4.6 静电放电警告



静电放电 (ESD) 会损坏这个集成电路。德州仪器 (TI) 建议通过适当的预防措施处理所有集成电路。如果不遵守正确的处理和安装程序，可能会损坏集成电路。

ESD 的损坏小至导致微小的性能降级，大至整个器件故障。精密的集成电路可能更容易受到损坏，这是因为非常细微的参数更改都可能会导致器件与其发布的规格不相符。

4.7 术语表

[TI 术语表](#)      本术语表列出并解释了术语、首字母缩略词和定义。

5 修订历史记录

注：以前版本的页码可能与当前版本的页码不同

| Changes from Revision C (May 2023) to Revision D (June 2024) | Page              |
|--------------------------------------------------------------|-------------------|
| • 更新了功能安全要点.....                                             | <a href="#">1</a> |

| Changes from Revision B (October 2019) to Revision C (May 2023) | Page              |
|-----------------------------------------------------------------|-------------------|
| • 添加了 DRV3245S 器件.....                                          | <a href="#">1</a> |
| • 将提到 SPI 的旧术语的所有实例更改为控制器和外设.....                               | <a href="#">1</a> |

| Changes from Revision A (May 2018) to Revision B (October 2019) | Page              |
|-----------------------------------------------------------------|-------------------|
| • 添加了 DRV3245C 器件.....                                          | <a href="#">1</a> |

| Changes from Revision * (November 2017) to Revision A (May 2018) | Page              |
|------------------------------------------------------------------|-------------------|
| • 将器件状态从 <i>预告信息</i> 更改为 <i>量产数据</i> .....                       | <a href="#">1</a> |

6 机械、封装和可订购信息

以下页面包含机械、封装和可订购信息。这些信息是指定器件可用的最新数据。数据如有变更，恕不另行通知，且不会对此文档进行修订。有关此数据表的浏览器版本，请查阅左侧的导航栏。

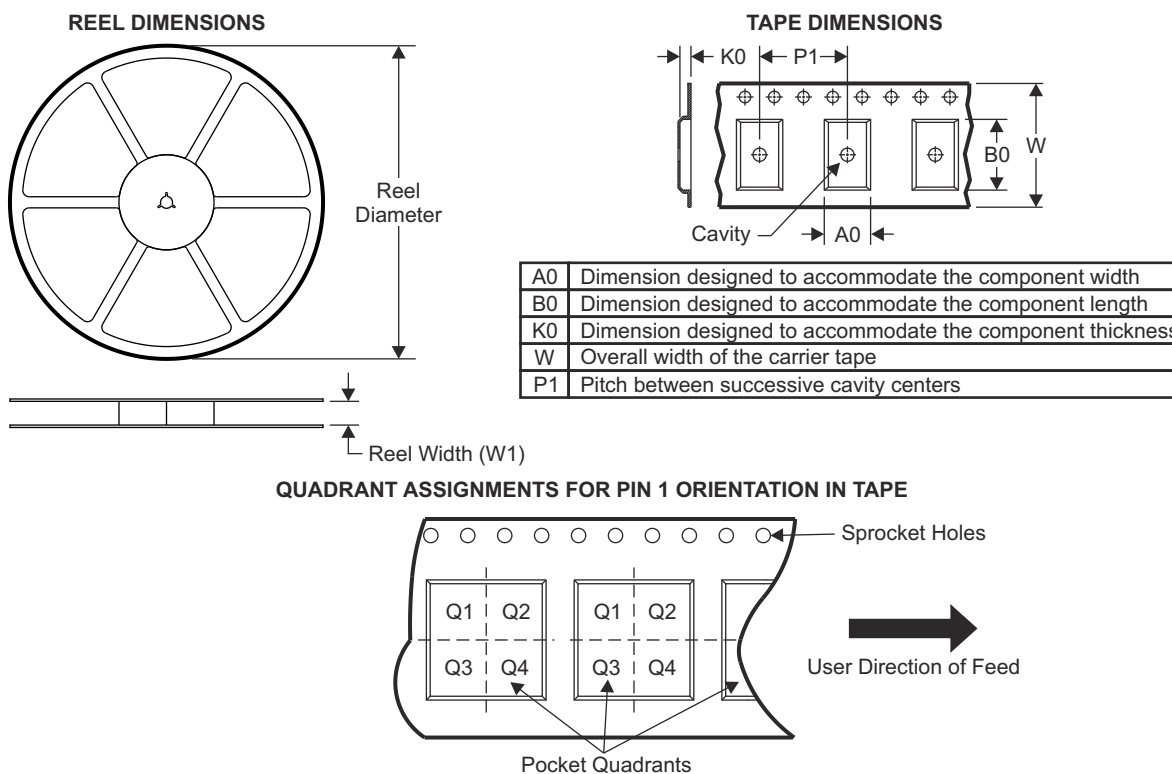
## 6.1 封装选项附录

**表 6-1. 封装信息**

| 可订购器件           | 状态 <sup>(1)</sup> | 封装类型  | 封装图 | 引脚数 | 包装数量 | 环保计划 <sup>(2)</sup> | 铅/焊球镀层 <sup>(4)</sup> | MSL 峰值温度 <sup>(3)</sup> | 工作温度 (°C) | 器件标识 <sup>(5) (6)</sup> |
|-----------------|-------------------|-------|-----|-----|------|---------------------|-----------------------|-------------------------|-----------|-------------------------|
| DRV3245AQPHPRQ1 | 正在供货              | HTQFP | PHP | 48  | 1000 | RoHS 和绿色<br>环保      | NIPDAU                | Level-3-260C-168 HR     | -40 至 125 | DRV3245AQ               |
| DRV3245BQPHPRQ1 | 正在供货              | HTQFP | PHP | 48  | 1000 | RoHS 和绿色<br>环保      | NIPDAU                | Level-3-260C-168 HR     | -40 至 125 | DRV3245BQ               |
| DRV3245CQPHPRQ1 | 正在供货              | HTQFP | PHP | 48  | 1000 | RoHS 和绿色<br>环保      | NIPDAU                | Level-3-260C-168 HR     | -40 至 125 | DRV3245CQ               |
| DRV3245SQPHPRQ1 | 正在供货              | HTQFP | PHP | 48  | 1000 | RoHS 和绿色<br>环保      | NIPDAU                | Level-3-260C-168 HR     | -40 至 125 | DRV3245SQ               |

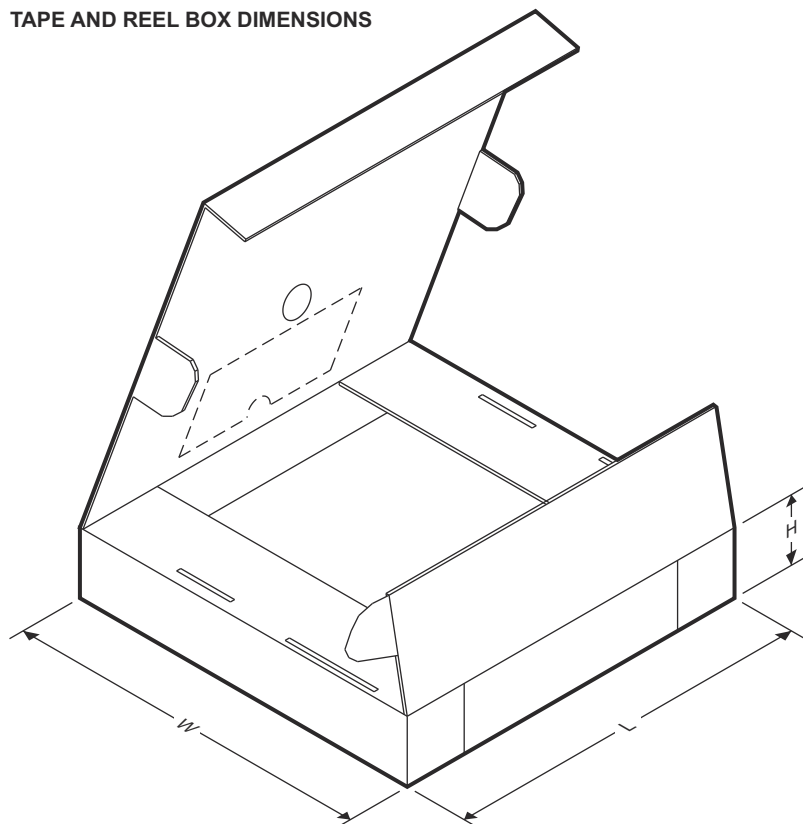
- (1) 销售状态值定义如下：  
**正在供货**：建议用于新设计的产品器件。  
**限期购买**：TI 已宣布器件即将停产，但仍在购买期限内。  
**NRND**：不推荐用于新设计。为支持现有客户，器件仍在生产，但 TI 不建议在新设计中使用此器件。  
**PRE\_PROD**：器件未发布，尚未量产，未向大众市场供货，也未在网络上供应，未提供样片。  
**预发布**：器件已发布，但未量产。可能提供样片，也可能无法提供样片。  
**已停产**：TI 已停止生产该器件。
- (2) 环保计划 - 规划的环保分级包括：无铅 (RoHS)，无铅 (RoHS 豁免) 或绿色环保 (RoHS，无镉/溴) - 如需了解最新供货信息及更多产品信息详情，请访问 <http://www.ti.com/productcontent>。  
**待定**：无铅/绿色环保转换计划尚未确定。  
**无铅 (RoHS)**：TI 所说的“无铅”或“无 Pb”是指半导体产品符合针对所有 6 种物质的现行 RoHS 要求，包括要求铅的重量不超过同质材料总重量的 0.1%。因在设计时就考虑到了高温焊接要求，因此 TI 的无铅产品适用于指定的无铅作业。  
**无铅 (RoHS 豁免)**：该元件在以下两种情况下可享受 RoHS 豁免：1) 芯片和封装之间使用铅基倒装芯片焊接凸点；2) 芯片和引线框之间使用铅基芯片粘合剂。否则，元件将根据上述规定视为无铅 (符合 RoHS)。  
**绿色环保 (RoHS，无镉/溴)**：TI 将“绿色环保”定义为无铅 (符合 RoHS 标准)、无溴 (Br) 和无镉 (Sb) 基阻燃剂 (Br 或 Sb 在同质材料中的质量不超过总质量的 0.1%)
- (3) MSL，峰值温度-- 湿敏等级额定值 (符合 JEDEC 工业标准分级) 和峰值焊接温度。
- (4) 铅/焊球镀层 - 可订购器件可能有多种镀层材料选项。各镀层选项用垂直线隔开。如果铅/焊球镀层值超出最大列宽，则会折为两行。
- (5) 器件上可能还有与徽标、批次跟踪代码或环境分级相关的标识。
- (6) 多个器件标识将用括号括起。不过，器件上仅显示括号中以“~”隔开的其中一个器件标识。如果某一行缩进，说明该行续接上一行，这两行合在一起表示该器件的完整器件标识。  
**重要信息和免责声明**：本页面上提供的信息代表 TI 在提供该信息之日的认知和观点。TI 的认知和观点基于第三方提供的信息，TI 不对此类信息的正确性做任何声明或保证。TI 正在致力于更好地整合第三方信息。TI 已经并将继续采取合理的措施来提供有代表性且准确的信息，但是可能尚未对引入的原料和化学制品进行破坏性测试或化学分析。TI 和 TI 供应商认为某些信息属于专有信息，因此可能不会公布其 CAS 编号及其他受限制的信息。  
 在任何情况下，TI 因此类信息产生的责任决不超过 TI 每年向客户销售的本文档所述 TI 器件的总购买价。

## 6.2 卷带包装信息



| 器件              | 封装类型  | 封装图 | 引脚数 | SPQ  | 卷带直径 (mm) | 卷带宽度 W1 (mm) | A0 (mm) | B0 (mm) | K0 (mm) | P1 (mm) | W (mm) | Pin1 象限 |
|-----------------|-------|-----|-----|------|-----------|--------------|---------|---------|---------|---------|--------|---------|
| DRV3245AQPHPRQ1 | HTQFP | PHP | 48  | 1000 | 330.0     | 16.4         | 9.6     | 9.6     | 1.5     | 12.0    | 16.0   | Q2      |
| DRV3245BQPHPRQ1 | HTQFP | PHP | 48  | 1000 | 330.0     | 16.4         | 9.6     | 9.6     | 1.5     | 12.0    | 16.0   | Q2      |
| DRV3245CQPHPRQ1 | HTQFP | PHP | 48  | 1000 | 330.0     | 16.4         | 9.6     | 9.6     | 1.5     | 12.0    | 16.0   | Q2      |
| DRV3245SQPHPRQ1 | HTQFP | PHP | 48  | 1000 | 330.0     | 16.4         | 9.6     | 9.6     | 1.5     | 12.0    | 16.0   | Q2      |

# TAPE AND REEL BOX DIMENSIONS



| 器件              | 封装类型  | 封装图 | 引脚数 | SPQ  | 长度 (mm) | 宽度 (mm) | 高度 (mm) |
|-----------------|-------|-----|-----|------|---------|---------|---------|
| DRV3245AQPHPRQ1 | HTQFP | PHP | 48  | 1000 | 350.0   | 350.0   | 43.0    |
| DRV3245BQPHPRQ1 | HTQFP | PHP | 48  | 1000 | 350.0   | 350.0   | 43.0    |
| DRV3245CQPHPRQ1 | HTQFP | PHP | 48  | 1000 | 350.0   | 350.0   | 43.0    |
| DRV3245SQPHPRQ1 | HTQFP | PHP | 48  | 1000 | 350.0   | 350.0   | 43.0    |

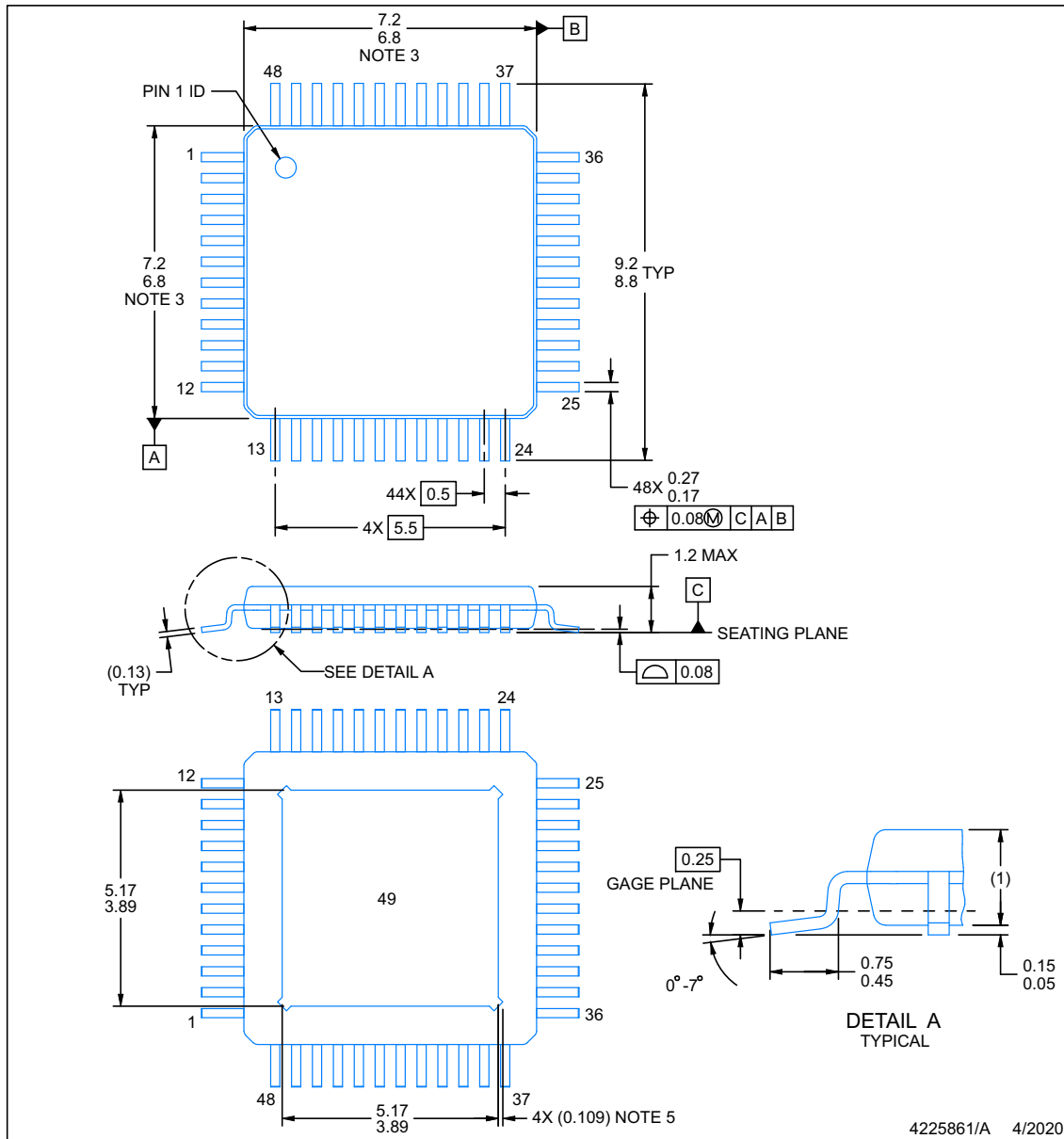
## 6.3 机械数据

## PACKAGE OUTLINE

PHP0048G

PowerPAD™ HTQFP - 1.2 mm max height

PLASTIC QUAD FLATPACK



## NOTES:

PowerPAD is a trademark of Texas Instruments.

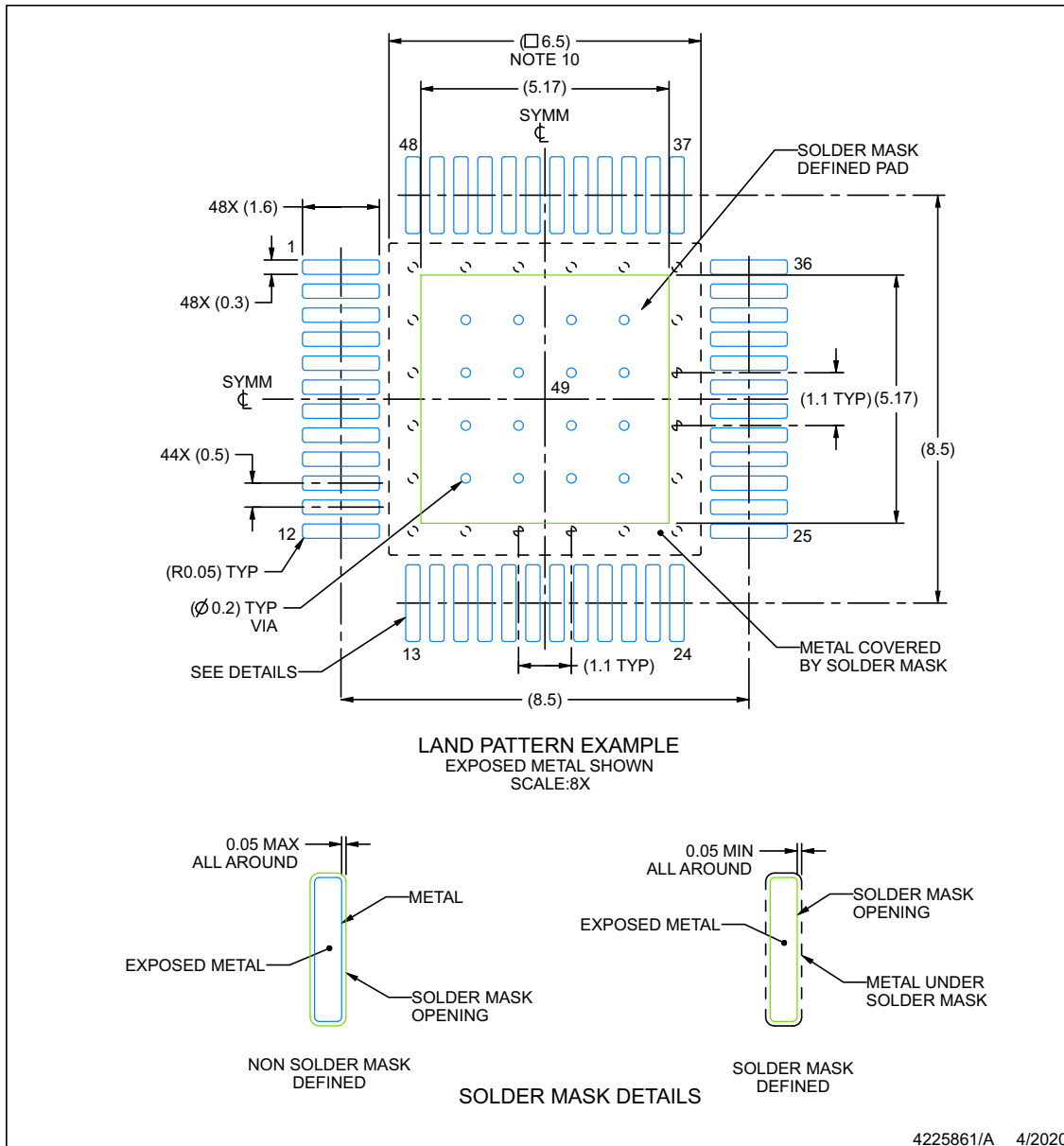
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. This dimension does not include mold flash, protrusions, or gate burrs. Mold flash, protrusions, or gate burrs shall not exceed 0.15 mm per side.
4. Reference JEDEC registration MS-026.
5. Feature may not be present.

## EXAMPLE BOARD LAYOUT

**PHP0048G**

**PowerPAD™ HTQFP - 1.2 mm max height**

PLASTIC QUAD FLATPACK

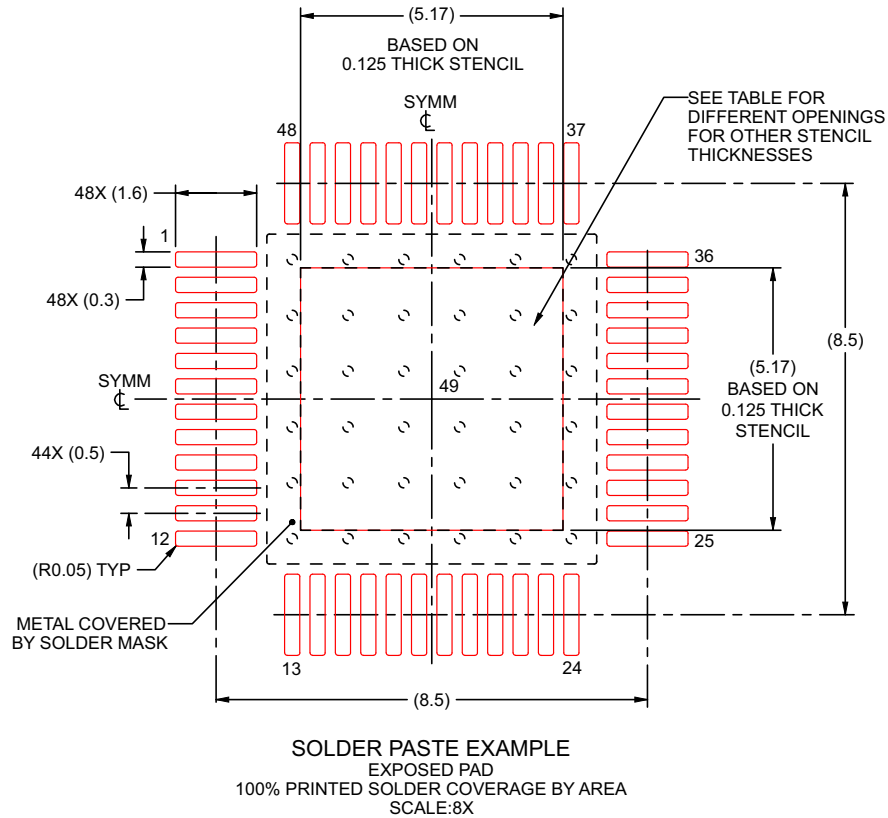


NOTES: (continued)

6. Publication IPC-7351 may have alternate designs.
7. Solder mask tolerances between and around signal pads can vary based on board fabrication site.
8. This package is designed to be soldered to a thermal pad on the board. See technical brief, Powerpad thermally enhanced package, Texas Instruments Literature No. SLMA002 (www.ti.com/lit/slma002) and SLMA004 (www.ti.com/lit/slma004).
9. Vias are optional depending on application, refer to device data sheet. It is recommended that vias under paste be filled, plugged or tented.
10. Size of metal pad may vary due to creepage requirement.

**EXAMPLE STENCIL DESIGN****PHP0048G****PowerPAD™ HTQFP - 1.2 mm max height**

PLASTIC QUAD FLATPACK



4225861/A 4/2020

NOTES: (continued)

11. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.
12. Board assembly site may have different recommendations for stencil design.

## PACKAGING INFORMATION

| Orderable part number           | Status<br>(1) | Material type<br>(2) | Package   Pins   | Package qty   Carrier | RoHS<br>(3) | Lead finish/<br>Ball material<br>(4) | MSL rating/<br>Peak reflow<br>(5) | Op temp (°C) | Part marking<br>(6) |
|---------------------------------|---------------|----------------------|------------------|-----------------------|-------------|--------------------------------------|-----------------------------------|--------------|---------------------|
| <a href="#">DRV3245AQPHPRQ1</a> | Active        | Production           | HTQFP (PHP)   48 | 1000   LARGE T&R      | Yes         | NIPDAU                               | Level-3-260C-168 HR               | -40 to 125   | DR3245AQ            |
| DRV3245AQPHPRQ1.A               | Active        | Production           | HTQFP (PHP)   48 | 1000   LARGE T&R      | Yes         | NIPDAU                               | Level-3-260C-168 HR               | -40 to 125   | DR3245AQ            |
| <a href="#">DRV3245BQPHPRQ1</a> | Active        | Production           | HTQFP (PHP)   48 | 1000   LARGE T&R      | Yes         | NIPDAU                               | Level-3-260C-168 HR               | -40 to 125   | DR3245BQ            |
| DRV3245BQPHPRQ1.A               | Active        | Production           | HTQFP (PHP)   48 | 1000   LARGE T&R      | Yes         | NIPDAU                               | Level-3-260C-168 HR               | -40 to 125   | DR3245BQ            |
| <a href="#">DRV3245CQPHPRQ1</a> | Active        | Production           | HTQFP (PHP)   48 | 1000   LARGE T&R      | Yes         | NIPDAU                               | Level-3-260C-168 HR               | -40 to 125   | DR3245CQ            |
| DRV3245CQPHPRQ1.A               | Active        | Production           | HTQFP (PHP)   48 | 1000   LARGE T&R      | Yes         | NIPDAU                               | Level-3-260C-168 HR               | -40 to 125   | DR3245CQ            |
| <a href="#">DRV3245SQPHPRQ1</a> | Active        | Production           | HTQFP (PHP)   48 | 1000   LARGE T&R      | Yes         | NIPDAU                               | Level-3-260C-168 HR               | -40 to 150   | DR3245SQ            |
| DRV3245SQPHPRQ1.A               | Active        | Production           | HTQFP (PHP)   48 | 1000   LARGE T&R      | Yes         | NIPDAU                               | Level-3-260C-168 HR               | -40 to 150   | DR3245SQ            |

<sup>(1)</sup> **Status:** For more details on status, see our [product life cycle](#).

<sup>(2)</sup> **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

<sup>(3)</sup> **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

<sup>(4)</sup> **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

<sup>(5)</sup> **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

<sup>(6)</sup> **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "-" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

**Important Information and Disclaimer:** The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

**TAPE AND REEL INFORMATION**


\*All dimensions are nominal

| Device          | Package Type | Package Drawing | Pins | SPQ  | Reel Diameter (mm) | Reel Width W1 (mm) | A0 (mm) | B0 (mm) | K0 (mm) | P1 (mm) | W (mm) | Pin1 Quadrant |
|-----------------|--------------|-----------------|------|------|--------------------|--------------------|---------|---------|---------|---------|--------|---------------|
| DRV3245AQPHPRQ1 | HTQFP        | PHP             | 48   | 1000 | 330.0              | 16.4               | 9.6     | 9.6     | 1.5     | 12.0    | 16.0   | Q2            |
| DRV3245BQPHPRQ1 | HTQFP        | PHP             | 48   | 1000 | 330.0              | 16.4               | 9.6     | 9.6     | 1.5     | 12.0    | 16.0   | Q2            |
| DRV3245CQPHPRQ1 | HTQFP        | PHP             | 48   | 1000 | 330.0              | 16.4               | 9.6     | 9.6     | 1.5     | 12.0    | 16.0   | Q2            |
| DRV3245SQPHPRQ1 | HTQFP        | PHP             | 48   | 1000 | 330.0              | 16.4               | 9.6     | 9.6     | 1.5     | 12.0    | 16.0   | Q2            |

## TAPE AND REEL BOX DIMENSIONS



\*All dimensions are nominal

| Device          | Package Type | Package Drawing | Pins | SPQ  | Length (mm) | Width (mm) | Height (mm) |
|-----------------|--------------|-----------------|------|------|-------------|------------|-------------|
| DRV3245AQPHPRQ1 | HTQFP        | PHP             | 48   | 1000 | 350.0       | 350.0      | 43.0        |
| DRV3245BQPHPRQ1 | HTQFP        | PHP             | 48   | 1000 | 350.0       | 350.0      | 43.0        |
| DRV3245CQPHPRQ1 | HTQFP        | PHP             | 48   | 1000 | 350.0       | 350.0      | 43.0        |
| DRV3245SQPHPRQ1 | HTQFP        | PHP             | 48   | 1000 | 350.0       | 350.0      | 43.0        |

## GENERIC PACKAGE VIEW

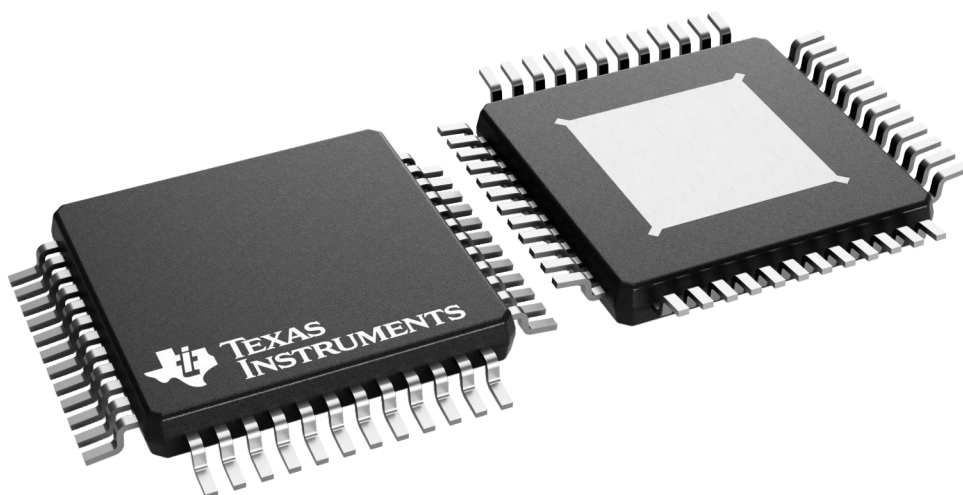
**PHP 48**

**TQFP - 1.2 mm max height**

7 x 7, 0.5 mm pitch

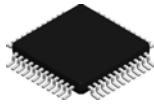
QUAD FLATPACK

This image is a representation of the package family, actual package may vary.  
Refer to the product data sheet for package details.



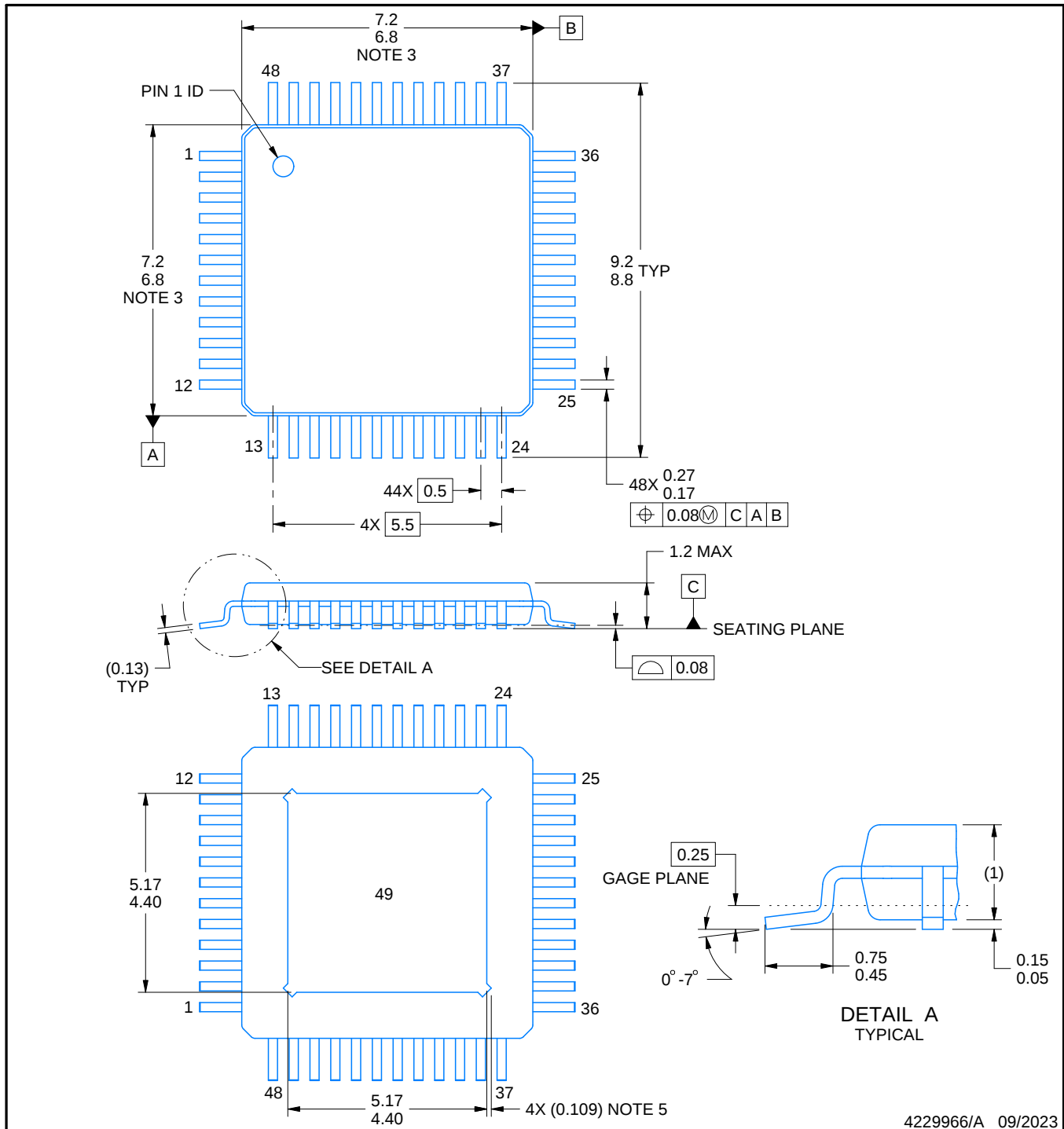
4226443/A

PHP0048N



PowerPAD™ HTQFP - 1.2 mm max height

PLASTIC QUAD FLATPACK



4229966/A 09/2023

NOTES:

PowerPAD is a trademark of Texas Instruments.

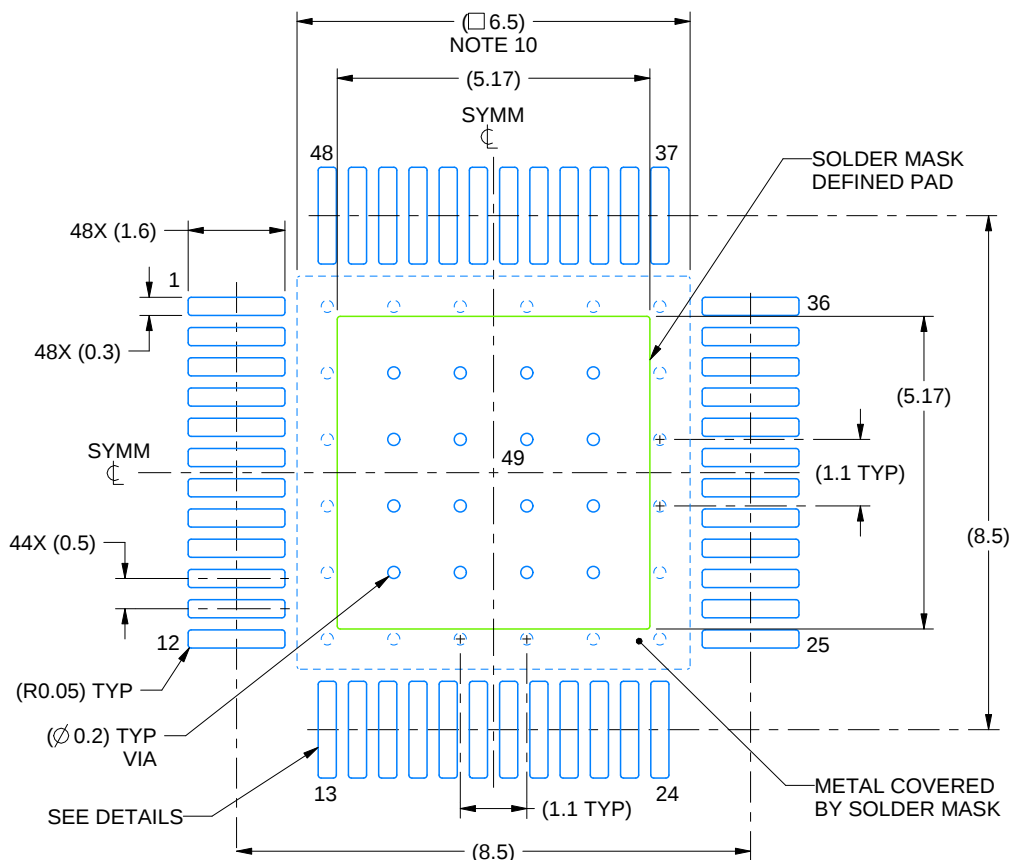
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. This dimension does not include mold flash, protrusions, or gate burrs. Mold flash, protrusions, or gate burrs shall not exceed 0.15 mm per side.
4. Reference JEDEC registration MS-026.
5. Feature may not be present.

# EXAMPLE BOARD LAYOUT

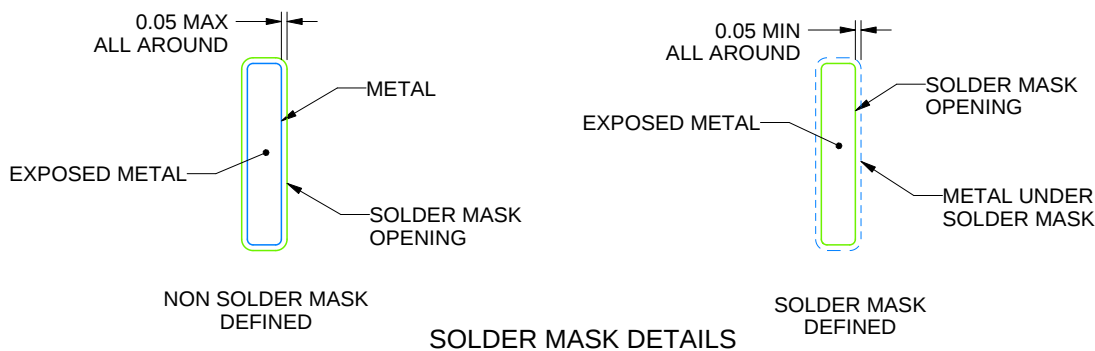
PHP0048N

PowerPAD™ HTQFP - 1.2 mm max height

PLASTIC QUAD FLATPACK



LAND PATTERN EXAMPLE  
EXPOSED METAL SHOWN  
SCALE:8X



SOLDER MASK DETAILS

4229966/A 09/2023

NOTES: (continued)

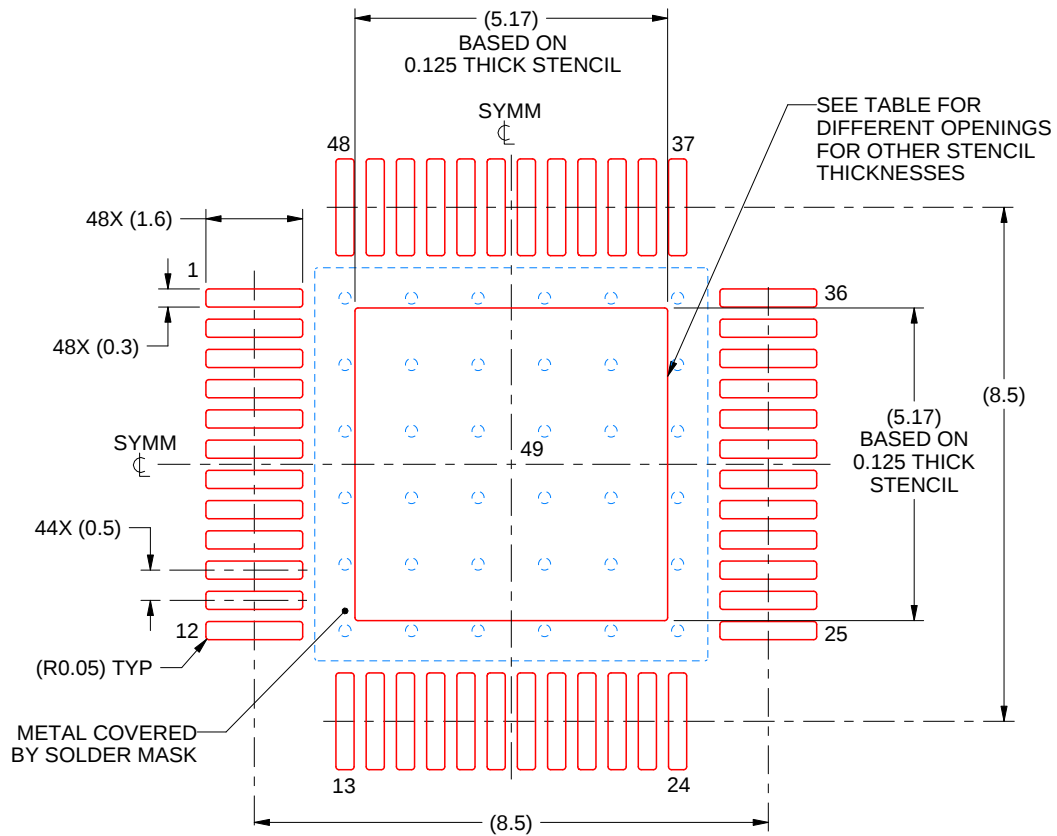
6. Publication IPC-7351 may have alternate designs.
7. Solder mask tolerances between and around signal pads can vary based on board fabrication site.
8. This package is designed to be soldered to a thermal pad on the board. See technical brief, Powerpad thermally enhanced package, Texas Instruments Literature No. SLMA002 ([www.ti.com/lit/slma002](http://www.ti.com/lit/slma002)) and SLMA004 ([www.ti.com/lit/slma004](http://www.ti.com/lit/slma004)).
9. Vias are optional depending on application, refer to device data sheet. It is recommended that vias under paste be filled, plugged or tented.
10. Size of metal pad may vary due to creepage requirement.

# EXAMPLE STENCIL DESIGN

PHP0048N

PowerPAD™ HTQFP - 1.2 mm max height

PLASTIC QUAD FLATPACK



SOLDER PASTE EXAMPLE  
EXPOSED PAD  
100% PRINTED SOLDER COVERAGE BY AREA  
SCALE:8X

| STENCIL THICKNESS | SOLDER STENCIL OPENING |
|-------------------|------------------------|
| 0.1               | 5.78 X 5.78            |
| 0.125             | 5.17 X 5.17 (SHOWN)    |
| 0.150             | 4.72 X 4.72            |
| 0.175             | 4.37 X 4.37            |

4229966/A 09/2023

NOTES: (continued)

11. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.
12. Board assembly site may have different recommendations for stencil design.

## 重要通知和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的相关应用。严禁以其他方式对这些资源进行复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265  
版权所有 © 2025，德州仪器 (TI) 公司